

3. Simulator de microprocesor (I)

Simulatorul Emu8086 (www.emu8086.com) este un emulator pentru microprocesor ce conține (are integrat) un Asamblor 8086. Emulatorul rulează programele pe o Mașină Virtuală, emulând un hardware real precum ecranul monitorului, memoria și dispozitivele de intrare/ieșire. Setul de instrucțiuni 8086 stă la baza tuturor microprocesoarelor, inclusiv Pentium și Athlon. Toate instrucțiunile Intel, chiar și directive precum MASM și TASM sunt suportate de Emu8086, acesta oferind o soluție completă în învățarea limbajului de asamblare. Emu8086 rulează programele ca un microprocesor 8086 real: codul sursă este asamblat și executat de către emulator pas cu pas, existând posibilitatea de a urmări modificările apărute în regiștri, flag-uri și memorie în timpul rulării programelor.

Emu8086 include și un Tutorial, plus o mulțime de programe date ca model. Emu include de asemenea și câteva dispozitive externe virtuale, precum un robot, un motor pas cu pas, afișaj cu led-uri, intersecție gestionată de semafoare, etc; aceste dispozitive pot fi modificate sau clonate, codul lor sursă fiind disponibil. Emulatorul permite crearea unui nou proiect (opțiunea **new**), vizualizarea unor exemple deja existente (opțiunea **code examples**), urmărirea tutorialului (opțiunea **quick start tutor**) sau deschiderea fișierelor recent utilizate (opțiunea **recent files**) așa cum se poate urmări în figura 3.1.

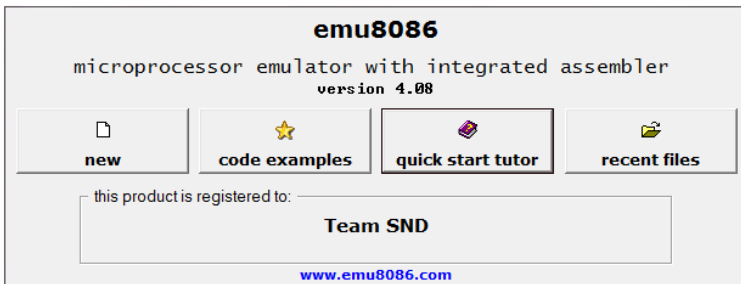


Fig. 3.1. Fereastra de început a Emu8086

După scrierea codului sursă (al aplicației) acesta poate fi compilat, obținându-se astfel un fișier binar cu extensia .bin ce poate fi salvat și apoi executat.

3.1. Generalități despre Emu8086

Structura de bază a unui computer este prezentată în figura 3.2; se pot observa arhitectura și componentele principale ale unui sistem de calcul.

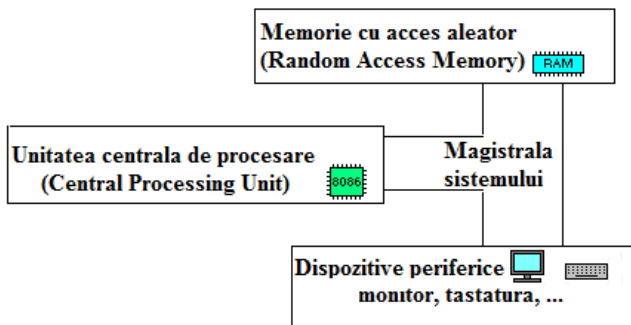


Fig.3.2. Arhitectură tipică de computer

Unitatea centrală de procesare (CPU) este "creierul" computerului. Toate calculele, deciziile și mișcările datelor se realizează aici. CPU are în componență locații de stocare specifice numite *registri* și o *unitate aritmetică și logică* (ALU) unde se realizează procesările. Datele sunt luate din registre, procesate, iar rezultatele sunt stocate tot în registre. Există mai multe instrucțiuni, fiecare având un scop precis; colecția tuturor instrucțiunilor se numește *set de instrucțiuni*.

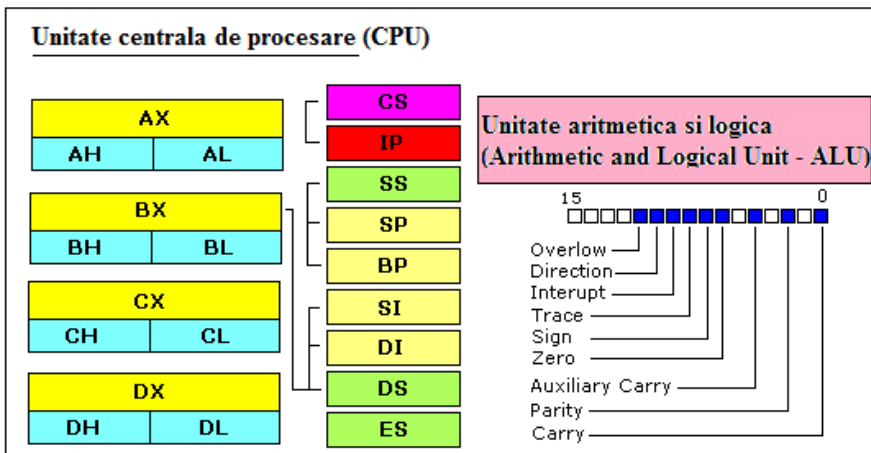


Fig.3.3. Unitatea centrală de procesare

CPU a familiei 8086 are 8 registre de uz general, după cum urmează:

- **AX** - registru *acumulator* (divizat în **AH / AL**).
- **BX** – registru adresă de *bază* (divizat în **BH / BL**).
- **CX** – registru *contor* sau numărător (divizat în **CH / CL**).
- **DX** – registru de *date* (divizat în **DH / DL**).

- **SI** – registru *index sursă*.
- **DI** – registru *index destinație*.
- **BP** – pointer la *baza stivei*.
- **SP** – pointer la *stivă (adresa curentă)*.

Regiștrii de uz general de date sunt **AX, BX, CX, DX**; mărimea lor fiind de 16 biți, ei pot păstra numere fără semn în domeniul 0..+65535 sau numere cu semn în domeniul -32768..+32767. Aceștia se folosesc ca locații temporare, mai degrabă decât ca locații de memorie, pentru că accesul la regiștrii este mai rapid. Regiștrii AL, BL, CL, DL și AH, BH, CH, DH sunt părțile low și high ale regiștrilor corespunzători pe 16 biți.

Regiștrii DI și SI sunt regiștri index (Destination Index și Source Index) destinați lucrului cu șiruri de octeți sau cuvinte.

Regiștrii SP și BP sunt regiștri destinați lucrului cu stiva. Stiva se definește ca o zonă de memorie (LIFO – Last In First Out) în care pot fi depuse valori, extragerea lor ulterioară realizându-se în ordine inversă depunerii lor.

SP – Stack Pointer – pointează spre ultimul element introdus în stivă, iar

BP – Base Pointer – pointează către baza stivei.

Regiștrii cu scop special sunt **IP și PSW**.

Registrul **IP** conține adresa instrucțiunii curente care se execută; după ce s-a executat instrucțiunea curentă, IP este incrementat automat pentru a pointa spre instrucțiunea următoare. Instrucțiunile de salt modifică valoarea acestui registru astfel încât execuția programului se mută la o nouă poziție. Registrul IP se mai numește și PC (Program Counter).

PSW (Program Status Word) este un registru ce conține flagurile (1 bit fiecare) ce raportează starea CPU după execuția fiecărei instrucțiuni. Acești regiștri cu scop special nu pot fi accesați direct, ei fiind modificați de către CPU pe durata execuției instrucțiunii.

Principalii indicatori de stare sunt: **C, S, O, Z**:

C (Carry) indică un transport în afara domeniului de reprezentare al rezultatului;

S (Sign) are valoarea 1 când rezultatul ultimei operații este un număr strict negativ, deci copiază bitul MSB al rezultatului;

O (Overflow) indică depășire de gamă: dacă rezultatul ultimei instrucțiuni a depășit spațiul rezervat rezultatului, în cazul operanzilor considerați numere cu semn;

Z (Zero) are valoarea 1 dacă rezultatul ultimei instrucțiuni este egal cu zero.

Procesorul 8086 conține 4 regiștri segment (**CS, DS, ES și SS**), pe 16 biți fiecare. Aceștia se folosesc pentru a selecta blocuri (numite segmente) din memorie. Regiștrii CS (Code Segment), DS (Data Segment), SS (Stack Segment) și ES (Extra Segment) din BIU rețin adresele de început ale segmentelor active, corespunzătoare fiecărui tip de segment.

CPU poate accesa până la 1 MB de memorie RAM, adresele RAM fiind date uzual între paranteze drepte; de exemplu [7Ch] se citește ca “datele de la locația cu adresa 7Ch”, unde 7Ch este un număr hexazecimal.

Magistralele sunt seturi de linii folosite pentru transportul semnalelor. Un computer pe 16 biți are uzual regiștri pe 16 biți și 16 fire/linii într-un bus (magistrală).

Bus-ul de date se folosește pentru transportul datelor între CPU, RAM și porturile I/O. Simulatorul are un bus de date de 16 biți.

Bus-ul de adrese se folosește pentru a specifica ce adresă RAM sau port I/O va fi folosit. Simulatorul are un bus de adrese de 16 biți.

Bus-ul de control are o linie pentru a determina dacă se accesează RAM sau porturi I/O; are de asemenea o linie pentru a determina dacă datele sunt scrise sau citite: CPU citește date când acestea intră în CPU și scrie date când acestea ies din CPU către RAM sau porturi.

Ceasul sistem constă în impulsuri periodice generate astfel încât componentele să se sincronizeze. Simulatorul lucrează cu o viteză de cateva instrucțiuni pe secundă, ajustabilă în limite mici.

Bus DATE

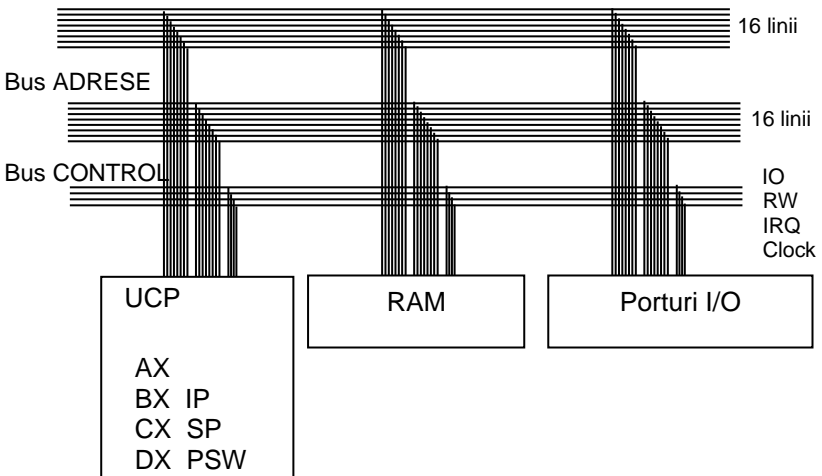


Fig. 3.4. Arhitectură tipică de calculator

3.2. Caracteristicile emulatorului:

- CPU de 16 biți
- Pe 16 biți se pot adresa 2^{16} porturi I/O;
- Periferice simulate pe unele dintre aceste porturi
- Asamblor
- Help on-line

- Rulare pas cu pas a programului
- Rulare continuă a programului
- Posibilitatea de modificare a ceasului procesor

Utilizarea emulatorului

La pornirea emulatorului, va apărea o fereastră asemănătoare celei din figura 3.5, în care se poate observa zona de editare a programului sursă (fișier de tip asm), iar în partea de sus meniul cu opțiunile: file, edit, bookmarks, assembler, emulator, math, ascii codes, help.

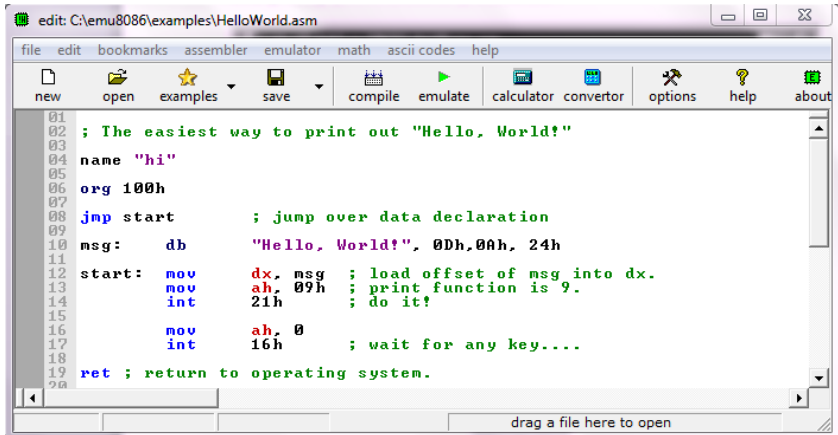
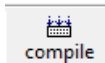


Fig.3.5. Fereastra de editare a emulatorului

Pentru a scrie și a rula un program nou folosind emulatorul, se va folosi opțiunea „new” și se va selecta un șablon de tip COM, așa cum se poate urmări în figura 3.6.

Codul scris se numește *limbaj de asamblare* (*.asm), iar trecerea lui într-un limbaj care să fie înțeles de către CPU se obține prin compilare, cu opțiunea



În urma acestei operații, va rezulta un fișier de tip .com ce se va salva local, iar dacă se dorește încărcarea codului în emulator, se va folosi butonul



După încărcarea programului în emulator, va apare fereastra din figura 3.7 în care se pot urmări în partea de jos, dinspre stânga spre dreapta, în cele 3 zone distincte:

- 1) regiștrii emulatorului,
- 2) adresa fizică pe 20 de biți (exprimată cu 5 cifre hexazecimale) și conținutul de la acea adresă (specificat în hexazecimal, zecimal și Ascii)
- 3) codul sursă al programului în limbaj mașină, înainte de a fi asamblat.

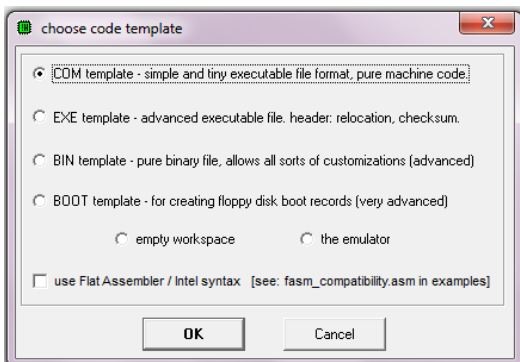


Fig. 3.6. Alegerea șablonului pentru un nou program

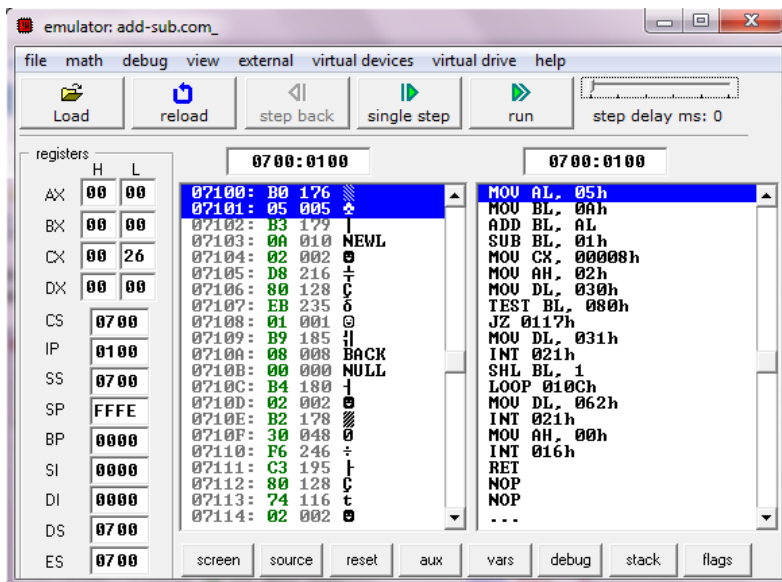
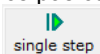
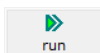


Fig.3.7. Incărcarea unui fișier în emulator

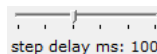
Rularea unui program se poate face pas cu pas, apăsând în mod repetat



sau în mod continuu, cu



Viteza de execuție poate fi selectată cu ajutorul cursorului



În figura 3.7, dacă se va da dubluclick în caseta corespunzătoare regiștrilor, se va deschide o nouă fereastră *Extended value viewer*, ce conține valoarea acelui registru exprimată în hexazecimal, binar și zecimal. Prin intermediul acestei ferestre, valoarea din registru poate fi modificată direct, în timpul rulării. O operație de dubluclick asupra unei zone din memorie, va lista cuvântul din memorie aflat la locația selectată. Reamintim că octetul cel mai puțin semnificativ se găsește la adrese mai mici (conform convenției *Little END-ian*).

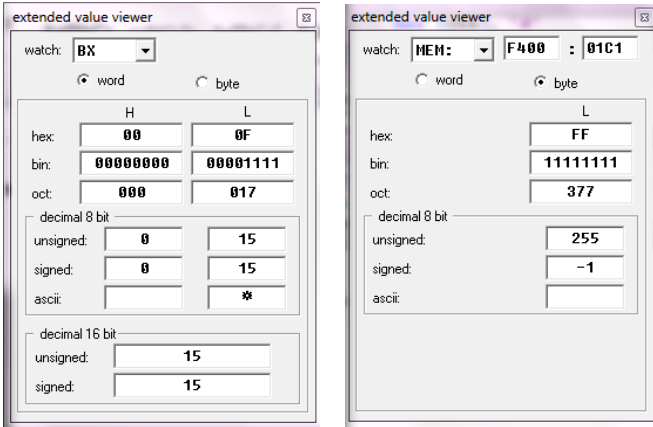


Fig.3.8. Fereastra de vizualizare și modificare a regiștrilor (stânga) sau a unei zone din memorie (dreapta)

Emulatorul rulează programele pe un computer virtual, fapt care blochează accesarea hardware-ului real, precum driverele hard și memoria.

În urma execuției fiecărei instrucțiuni, putem urmări modificarea conținutului regiștrilor din CPU. De asemenea, există posibilitatea de a vizualiza conținutul memoriei sau al ALU, valorile flag-urilor, așa cum se poate urmări în figurile 3.9 și 3.10. Selectarea informației dorite spre vizualizare se realizează din meniul View al emulatorului (figura 3.7, sus)

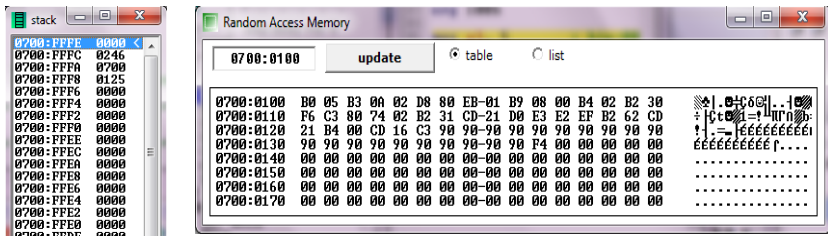


Fig.3.9. Ferestre de vizualizare a conținutului stivei și al memoriei

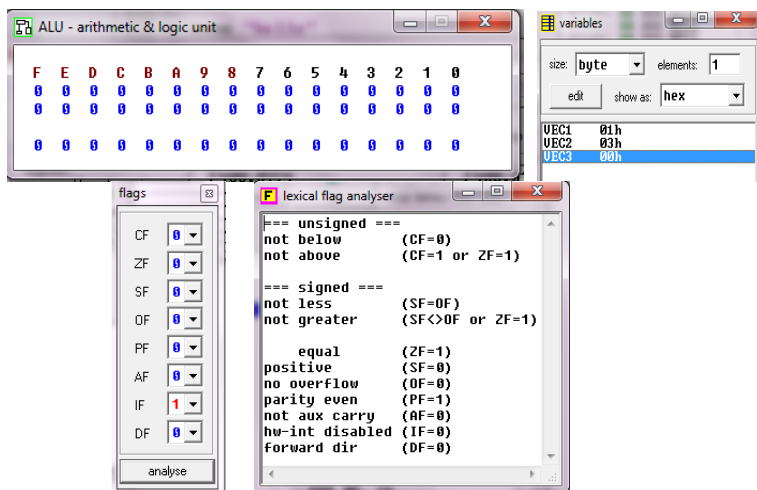


Fig.3.10. Ferestre de vizualizare a conținutului ALU, al variabilelor definite în memorie și al flag-urilor

Ecranul emulatorului (obținut tot din meniul View, fereastra din figura 3.7.) poate fi folosit pentru datele de ieșire, fiind suportat și modul color.

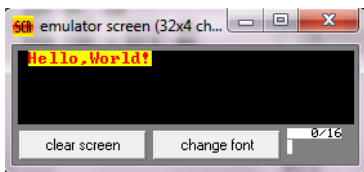


Fig.3.11. Fereastra de vizualizare a ecranului

Din meniul Math, se pot deschide ferestrele din fig. 3.12, corespunzătoare:

- calculatorului (*expression evaluator*) ce poate fi folosit pentru operații logice și aritmetice cu valori hexazecimale, octale, binare și zecimale și resp.
- convertorului (*base converter*), prin care numerele pot fi convertite dintr-o bază de numerație în alta.

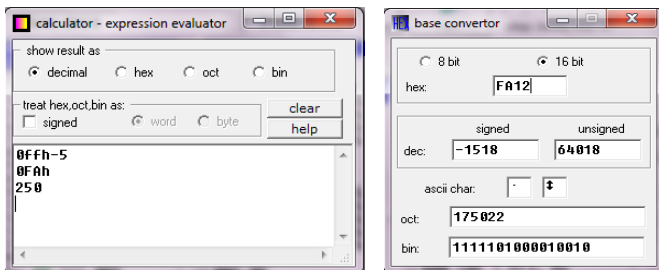


Fig.3.12. Ferestrele calculatorului și convertorului

Emu8086 include câteva dispozitive virtuale cu ajutorul cărora se pot realiza experimente: acestea includ un termometru, un ecran virtual, un sistem semafor, un motor pas cu pas, un robot, un afișaj cu cristale lichide, o imprimantă și altele, cu interfețe așa cum se poate urmări în figura 3.13.

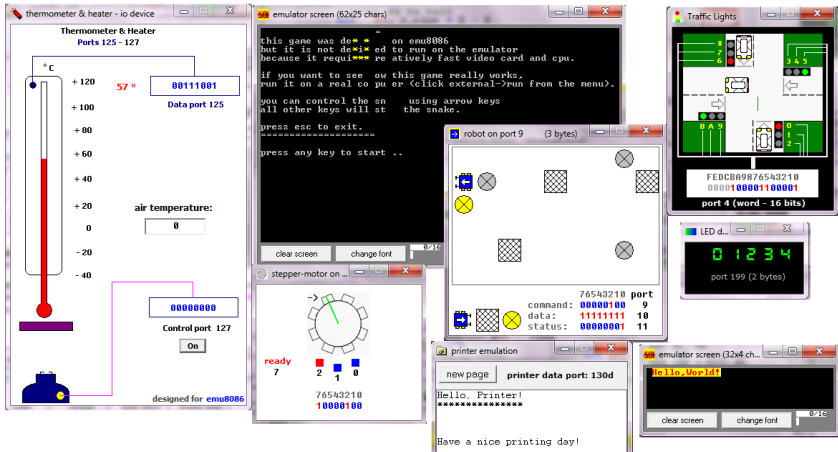


Fig.3.13. Dispozitive virtuale existente în emulator

Exemplele prezentate în tutorial reprezintă o introducere pas cu pas în comenzile și tehnicile de programare de nivel scăzut.

3.3 Aplicații

Fiecare program are unul sau mai multe exerciții asociate, unele dintre ele simple, altele mai complexe.

3.3.1 Operații aritmetice simple: **2_sample.asm**

Programul **2_sample.asm** folosește instrucțiunile MOV, ADD, SUB. Pentru a rula programul apăsați Single Step până la terminarea programului. Observați modificările din regiștri în timpul rulării pas cu pas. În momentul modificării valorii într-un registru, acest lucru este semnalat prin colorare în albastru.

Observații:

Comentarii – orice text aflat după “;” nu este parte a programului și este ignorat de către simulator. Comentariile se folosesc pentru a explica ce face programul. Un bun programator folosește multe comentarii, iar acestea nu trebuie să repete pur și simplu codul, ci să furnizeze explicații suplimentare. Directiva *name „nume”*: name "add-sub" este folosită pentru a specifica numele fișierului de tip .com ce se va crea în urma compilării.

Directiva *org valoare*: org 100h se folosește pentru a specifica adresa la care se va asambla programul. Valoarea 100h este 256 în zecimal.

MOV – este prescurtarea pentru operația de mutare **MOVE**. În acest exemplu, numerele sunt copiate în regiștri pentru a putea realiza operația aritmetică. **MOV** copiază datele dintr-o locație în alta, datele de la locația inițială rămânând nemodificate.

Aritmetica – **ADD** se folosește pentru a aduna doi operanzi, în cazul de față conținutul a doi regiștri. O altă versiune este folosirea sa pentru a aduna un număr la un registru. Rezultatul adunării se va depune în operandul destinație, cel din stânga. **SUB** se folosește pentru a scădea conținutul a doi regiștri: din operandul din stânga se scade cel din dreapta, rezultatul fiind depus apoi în cel din stânga.

END – dacă apare în program orice text după această directivă va fi ignorat, **END** fiind ultima comandă, specifică emulatorului.

Programul **2_sample.asm** este prezentat în continuare:

```
name "add-sub"
org 100h
; _____CALCULEAZĂ 5 PLUS 10 ȘI 15 MINUS 1_____

MOV AL, 5      ;copiază în reg. AL valoarea 5=00000101b
MOV BL, 10     ;copiază în reg. BL valoarea 10=00001010b
ADD BL, AL     ;5+10=15 (000Fh) valoare stocată în BL
SUB BL, 1      ;15-1=14 (000Eh) valoare stocată în BL
```

Programul continuă cu instrucțiuni necesare afișării rezultatului în binar, care vor fi ignorate în lucrarea de față și se vor studia într-o lucrare ulterioară. Pentru a studia aritmetica, se vor consulta valorile regiștrilor așa cum se sugerează în figura 3.8. Pentru a urmări rezultatele obținute, se poate consulta conținutul ALU, așa cum arată figura 3.9. De asemenea, se pot folosi calculatorul și convertorul din figura 3.11 pentru verificarea corectitudinii calculelor.

Exerciții și teme (I)

1. Scrieți un program care realizează scăderea a două numere, folosind instrucțiunea **SUB**;
2. Scrieți un program care realizează înmulțirea a două numere, folosind instrucțiunea **MUL**;
3. Scrieți un program care realizează împărțirea a două numere, folosind instrucțiunea **DIV**;
4. Scrieți un program care realizează împărțirea la zero. Amintiți-vă să nu faceți această împărțire altă dată.

Majoritatea programelor prezentate includ o parte de exerciții pentru învățare, pentru a garanta înțelegerea exemplului. În acest caz, puteți folosi toți regiștrii de 8 biți sau de 16 biți și operațiile **ADD**, **SUB**, **MUL** și **DIV**. Studiați aceste instrucțiuni (din Help-ul simulatorului) înainte de a le utiliza. Observați ce se întâmplă dacă încercați să faceți împărțirea la zero.

3.3.2. Intrări și ieșiri de date: **simple_io.asm**

Programul **simple_io.asm** se studiază pentru a arăta cum se pot accesa porturile (virtuale), având adresele posibile de la 0 la 0FFFFh. Programul folosește instrucțiuni specifice porturilor de ieșire (OUT) și de intrare (IN) și date de dimensiuni diferite: când intervine registrul AL, datele sunt pe octet, iar când se folosește registrul AX, datele sunt pe cuvânt. Pentru a rula programul, apăsați Single Step până la terminarea programului. Urmăriți fereastra corespunzătoare portului virtual:

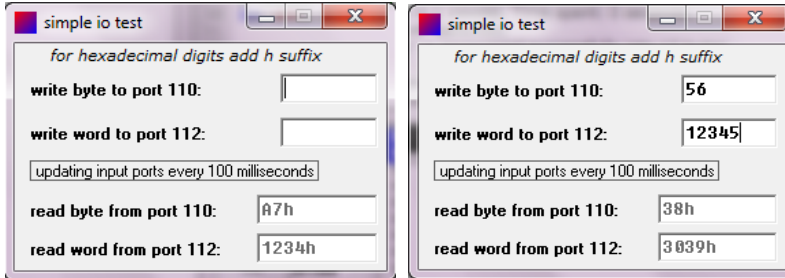


Fig.3.14. Interfața aplicației Simple_io înainte și după introducerea datelor de la utilizator

Observații:

OUT val,AL sau OUT val,AX – această instrucțiune trimite conținutul registrului AL sau AX (deci octet sau cuvânt), la portul de ieșire cu adresa *val*. Circuitul virtual este legat pe portul de ieșire 110 (pentru octet) sau 112 (pentru cuvânt).

IN AL, val sau IN AX, val – preia un octet sau un cuvânt de la portul cu adresa *val*. Emulatorul așteaptă introducerea unui octet sau cuvânt și scrie (eventual și transformă) valoarea în hexazecimal în registrul AL sau AX.

Programul **simple_io.asm** este prezentat în continuare:

```
#start=simple.exe#
#make_bin#
name "simple"

; _____ CITEȘTE OCTET ȘI CUVANT DE LA PORT _____
MOV AL, 0A7h ;scrie octetul 0A7h la portul 110
OUT 110, AL

MOV AX, 1234h ;scrie cuvântul de valoare 1234h la
OUT 112, AX ;portul cu adresa 112

MOV AX, 0 ;reset registru.

IN AL, 110 ;citește în AL octet de la portul 110
IN AX, 112 ;citește în AX cuvânt de la portul 112
```

Exerciții și teme (II)

1. Modificați programul a.î. valoarea implicită pe port pentru octet să fie 12h.
2. Modificați programul astfel încât valoarea implicită pe port pentru cuvânt să fie 3456h.

3.3.3. Utilizarea numerelor hexazecimale: **traffic_lights2.asm**

Programul **traffic_lights2.asm** folosește instrucțiunile MOV, OUT, ROL și JMP. Luminile semafoarelor sunt controlate prin trimiterea datelor la portul 4, deci se va folosi instrucțiunea **OUT 4, AX**.

Avem de controlat 12 becuri în figura 3.15: roșu, galben, verde (în această ordine) pentru cele 4 semafoare (primul-cel de jos, al doilea-cel din dreapta, al treilea-cel de sus, al patrulea-cel din stânga). Acest lucru poate fi realizat cu ajutorul a doi octeți, deci 16 biți, din care nu vom folosi cei mai semnificativi 4 biți. Prin setarea unui bit la 1, becul corespunzător se aprinde.

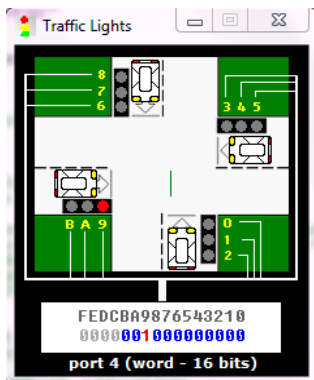


Fig.3.15. Interfața aplicației semafor (Traffic Lights)

Observații:

Etichete și instrucțiunea JMP – etichetele marchează în program poziții care vor fi folosite de comenzile de salt. În acest program, toate instrucțiunile sunt repetate la infinit sau până la apăsarea butonului Stop. Numele de etichete trebuie să înceapă cu o literă sau cu caracterul “_”, în nici un caz cu o cifră.

O instrucțiune de genul **JMP start** va cauza un salt în program la eticheta **start** și reluarea instrucțiunilor cuprinse între cele 2. Eticheta destinație a saltului se încheie cu “:”, de exemplu **start:**

OUT 4, AX – această instrucțiune copiază conținutul registrului AX la portul de ieșire 4, unde este legat circuitul de semafoare. Un 1 binar are ca efect aprinderea becului, iar un 0 stingerea lui.

Controlul becurilor – se poate observa din figura 3.15 care este becul (din cele 12) controlat de fiecare bit. Prin setarea bitului corespunzător (binar) și transformarea în hexazecimal a întregului număr, se poate schimba modul de funcționare al semafoarelor.

Directiva *EQU* este folosită pentru a defini constante, de exemplu *red EQU 0000_0001b* definește constanta *red* cu valoarea binară 0000_0001b.

Instrucțiunea *nop* provine de la *no operation* și introduce o întârziere în prelucrarea datelor.

ROL – bitul MSb trece atât în C (Carry) cât și în bitul LSb din operand.

Instrucțiunea *ROL* este de fapt cea care se execută atunci când apare semnul „<<”. De exemplu: *MOV AX, green << 3* va încărca în registrul AX valoarea constantei *green*, deplasată spre stânga cu 3 poziții; deci 0000_0000_0000_0100b va deveni 0000_0000_0010_0000b; astfel, bitul 5 va deveni 1, adică becul verde de la al doilea semafor va fi aprins.

Instrucțiunea *jmp start* asigură rularea (execuția) continuă a programului.

```
#start=Traffic_Lights.exe#
name "traffic2"

; ___CONTROLUL BECURILOR SEMAFORULUI ___2___
yellow_and_green equ 0000_0110b
red equ 0000_0001b
yellow_and_red equ 0000_0011b
green equ 0000_0100b
all_red equ 0010_0100_1001b

start:
nop

mov ax, green ; controlează biții 0,1,2
out 4, ax
mov ax, yellow_and_green
out 4, ax
mov ax, red
out 4, ax
mov ax, yellow_and_red
out 4, ax

mov ax, green << 3 ; controlează biții 3,4,5
out 4, ax
mov ax, yellow_and_green << 3
out 4, ax
mov ax, red << 3
out 4, ax
mov ax, yellow_and_red << 3
out 4, ax
```

```
mov ax, green << 6           ; controlează biții 6,7,8
out 4, ax
mov ax, yellow_and_green << 6
out 4, ax
mov ax, red << 6
out 4, ax
mov ax, yellow_and_red << 6
out 4, ax
mov ax, green << 9           ; controlează biții 9,A,B
out 4, ax
mov ax, yellow_and_green << 9
out 4, ax
mov ax, red << 9
out 4, ax
mov ax, yellow_and_red << 9
out 4, ax

mov ax, all_red             ; aprinde toate becurile roșii
out 4, ax
mov ax, all_red << 1       ; aprinde toate becurile galbene
out 4, ax
mov ax, all_red << 2       ; aprinde toate becurile verzi
out 4, ax

jmp start
```

Exerciții și teme (III)

1. Modificați programul astfel încât secvența de funcționare a becurilor semaforului să fie realistă; se vor da comenzi astfel (într-un singur program):

1 - se vor aprinde becurile roșii de la semafoarele 2 și 4, împreună cu becurile verzi de la semafoarele 1 și 3, apoi

2 - se vor aprinde becurile roșu și galben de la semafoarele 2 și 4, împreună cu becurile galbene de la semafoarele 1 și 3, apoi

3 - se vor aprinde becurile verzi de la semafoarele 2 și 4, împreună cu becurile roșii de la semafoarele 1 și 3, apoi

4 - se vor aprinde becurile galbene de la semafoarele 2 și 4, împreună cu becurile roșii și galbene de la semafoarele 1 și 3 și apoi ciclul se reia.

2. Propuneți o altă funcționare pentru semafor, astfel încât să nu ducă la ciocniri de autovehicule.

3. Considerați introducerea de întârzieri în execuția secvențelor de instrucțiuni.